

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2003-297716

(43)Date of publication of application : 17.10.2003

(51)Int.CI.

H01L 21/027  
G03F 1/08  
G03F 1/16  
G03F 7/20

(21)Application number : 2002-092612

(71)Applicant : SONY CORP

(22)Date of filing : 28.03.2002

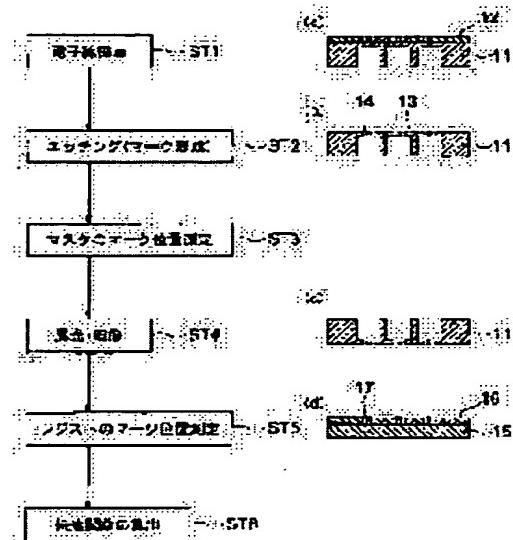
(72)Inventor : OMORI SHINJI  
KOIKE KAORU  
MORIYA SHIGERU  
ASHIDA ISAO

## (54) MASK PATTERN CORRECTING METHOD, MASK MANUFACTURING METHOD, MASK, AND SEMICONDUCTOR DEVICE MANUFACTURING METHOD

### (57)Abstract:

**PROBLEM TO BE SOLVED:** To provide a mask pattern correcting method which can prevent a shift in a pattern position due to mask deformation due to gravity, and to provide a mask pattern manufacturing method and a mask.

**SOLUTION:** The mask pattern correcting method and the mask manufacturing method include a process (ST3) which creates first position data showing a mark position when supporting a first thin film having a plurality of marks with its first surface as an upper surface, a process (ST5) which creates second position data showing a mark position when supporting the first thin film with its second surface as an upper surface, a process (ST6) which gains a transfer function changing the first position data to the second position data, and a process which corrects a mask pattern of a figure of a charged-particle penetrating portion formed on the second thin film by using the inverse function of a transfer function, and the mask manufactured by the methods.



### LEGAL STATUS

[Date of request for examination] 04.03.2003

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2003-297716

(P2003-297716A)

(43)公開日 平成15年10月17日(2003.10.17)

| (51)Int.Cl. <sup>7</sup> | 識別記号  | F I          | テ-マ-ト*(参考)      |
|--------------------------|-------|--------------|-----------------|
| H 01 L 21/027            |       | G 03 F 1/08  | A 2 H 0 9 5     |
| G 03 F 1/08              |       | 1/16         | B 2 H 0 9 7     |
| 1/16                     |       | 7/20         | 5 0 4 5 F 0 5 6 |
| 7/20                     | 5 0 4 | H 01 L 21/30 | 5 4 1 S         |

審査請求 有 請求項の数24 O.L (全 19 頁)

(21)出願番号 特願2002-92612(P2002-92612)

(22)出願日 平成14年3月28日(2002.3.28)

(71)出願人 000002185

ソニー株式会社

東京都品川区北品川6丁目7番35号

(72)発明者 大森 真二

東京都品川区北品川6丁目7番35号 ソニ  
ー株式会社内

(72)発明者 小池 薫

東京都品川区北品川6丁目7番35号 ソニ  
ー株式会社内

(74)代理人 100094053

弁理士 佐藤 隆久

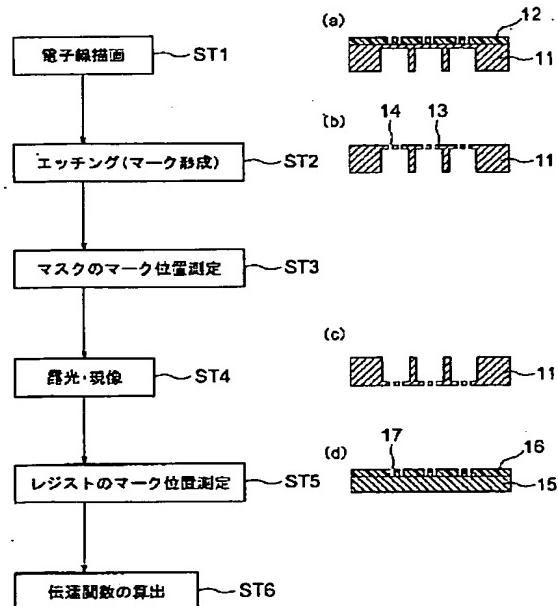
最終頁に続く

(54)【発明の名称】 マスクパターン補正方法、マスク製造方法、マスクおよび半導体装置の製造方法

(57)【要約】

【課題】重力によるマスクの変形によりパターンの位置がずれるのを防止できるマスクパターン補正方法、マスク製造方法およびマスクを提供する。

【解決手段】複数のマークを有する第1の薄膜を、第1面を上面として支持したときのマーク位置を示す第1の位置データを作成する工程(ST3)と、第1の薄膜を、第2面を上面として支持したときのマーク位置を示す第2の位置データを作成する工程(ST5)と、第1の位置データを第2の位置データに変換する伝達関数を求める工程(ST6)と、第2の薄膜に形成される荷電粒子線透過部の形状であるマスクパターンを、伝達関数の逆関数を用いて補正する工程とを有するマスクパターン補正方法およびマスク製造方法と、それにより製造されるマスク。



## 【特許請求の範囲】

【請求項 1】複数のマークを有する第 1 の薄膜を、第 1 面を上面として支持したときの前記マークの位置を示す第 1 の位置データを作成する工程と、

前記第 1 の薄膜を、第 2 面を上面として支持したときの前記マークの位置を示す第 2 の位置データを作成する工程と、

前記第 1 の位置データを前記第 2 の位置データに変換する伝達関数を求める工程と、

第 2 の薄膜に形成される荷電粒子線透過部の形状であるマスクパターンを、前記伝達関数の逆関数を用いて補正する工程とを有するマスクパターン補正方法。

【請求項 2】前記第 1 の位置データを作成する工程は、前記第 1 の薄膜上にマークを形成する工程と、前記第 1 の薄膜上に形成されたマークの位置を実測する工程とを有する請求項 1 記載のマスクパターン補正方法。

【請求項 3】前記第 1 の薄膜上にマークを形成する工程は、前記第 1 の薄膜上にレジストを塗布する工程と、前記レジストに荷電粒子線を用いて前記マークを描画する工程と、

前記レジストをエッティングマスクとして前記第 1 の薄膜にエッティングを行い、マークとして孔を形成する工程とを有する請求項 2 記載のマスクパターン補正方法。

【請求項 4】前記第 1 の薄膜上にマークを形成する工程は、前記第 1 の薄膜上にレジストを塗布する工程と、前記レジストに荷電粒子線を用いて前記マークを描画する工程とを有し、

前記レジストに描画されたマークの位置を実測する請求項 2 記載のマスクパターン補正方法。

【請求項 5】前記第 1 の薄膜上に形成されたマークの位置を実測する工程は、前記第 1 の薄膜上のマークを、前記第 1 の薄膜と略平行な平面に投影したときの座標を測定する工程とを有する請求項 2 記載のマスクパターン補正方法。

【請求項 6】前記第 1 の薄膜上に形成されたマークの位置を実測する工程は、前記第 1 の薄膜上のマークを、前記第 1 の薄膜と略平行な平面に投影したときの座標を相対的に低い位置精度で測定する工程と、

前記第 1 の薄膜の厚さ方向における前記マークの位置であるマーク高さを測定する工程と、

前記座標、前記マーク高さ、および前記第 1 の薄膜の厚さから、前記第 1 の薄膜上のマークを、前記第 1 の薄膜と略平行な平面に投影したときの座標を相対的に高精度で算出する工程とを有する請求項 2 記載のマスクパターン補正方法。

【請求項 7】前記第 1 の薄膜上に形成されたマークの位置を実測する工程は、前記第 1 の薄膜上のマークを、前記第 1 の薄膜と略平行な平面に投影したときの座標を相対的に低い位置精度で測定する工程と、

各マークにおける前記第 1 の薄膜の曲率を測定する工程と、

前記座標、前記曲率、および前記第 1 の薄膜の厚さから、前記第 1 の薄膜上のマークを、前記第 1 の薄膜と略平行な平面に投影したときの座標を相対的に高精度で算出する工程とを有する請求項 2 記載のマスクパターン補正方法。

【請求項 8】前記第 1 の位置データをシミュレーションにより作成する請求項 1 記載のマスクパターン補正方法。

【請求項 9】前記シミュレーションに有限要素法、境界要素法または差分法を用いる請求項 8 記載のマスクパターン補正方法。

【請求項 10】前記第 2 の位置データを作成する工程は、前記第 1 の薄膜を第 2 面を上面として支持する工程と、

前記第 1 の薄膜上に形成されたマークの位置を実測する工程とを有する請求項 2 記載のマスクパターン補正方法。

【請求項 11】前記第 1 の薄膜の第 2 面側に第 2 面側マークを形成する工程をさらに有し、

前記第 2 の位置データを作成する工程は、前記第 1 の薄膜を第 2 面を上面として支持する工程と、

前記第 2 面側マークの位置を実測する工程とを有する請求項 2 記載のマスクパターン補正方法。

【請求項 12】前記第 2 の位置データを作成する工程は、前記第 1 の薄膜を第 2 面を上面として支持し、前記第 1 面と露光面を対向させる工程と、

前記第 2 面側から前記第 1 の薄膜に荷電粒子線を照射し、前記マークを透過する荷電粒子線により、前記露光面に前記マークを転写する工程と、

前記露光面に転写されたマークの位置を実測する工程とを有する請求項 2 記載のマスクパターン補正方法。

【請求項 13】前記第 2 の位置データを作成する工程は、ウェハー上にレジストを塗布する工程と、

前記第 1 の薄膜を第 2 面を上面として支持し、前記第 1 面と前記レジストを対向させる工程と、

前記第 2 面側から前記第 1 の薄膜に荷電粒子線を照射し、前記レジストの露光および現像を行う工程と、

前記レジストをエッティングマスクとして前記ウェハーにエッティングを行い、前記ウェハーにマークを形成する工程と、

前記ウェハーに形成されたマークの位置を実測する工程とを有する請求項 2 記載のマスクパターン補正方法。

【請求項 14】前記第 2 の位置データをシミュレーションにより作成する請求項 1 記載のマスクパターン補正方法。

【請求項 15】前記シミュレーションに有限要素法、境界要素法または差分法を用いる請求項 14 記載のマスクパターン補正方法。

【請求項 16】複数のマークを有する第 1 の薄膜を、第 1 面を上面として支持したときの前記マークの位置を示す第 1 の位置データを作成する工程と、  
 前記第 1 の薄膜を、第 2 面を上面として支持したときの前記マークの位置を示す第 2 の位置データを作成する工程と、  
 前記第 1 の位置データを前記第 2 の位置データに変換する伝達関数を求める工程と、  
 第 2 の薄膜に形成される荷電粒子線透過部の形状であるマスクパターンを、前記伝達関数の逆関数を用いて補正する工程と、  
 補正されたマスクパターンで荷電粒子線透過部を有する第 2 の薄膜を含むマスクを作製する工程とを有するマスク製造方法。

【請求項 17】前記第 2 の薄膜は荷電粒子線透過部として孔を有し、  
 補正されたマスクパターンで前記孔を形成する請求項 16 記載のマスク製造方法。

【請求項 18】前記第 2 の薄膜は荷電粒子線透過膜と、前記荷電粒子線透過膜上的一部分に形成された荷電粒子線散乱体とを有し、  
 補正されたマスクパターン以外の部分に前記荷電粒子線散乱体を形成する請求項 16 記載のマスク製造方法。

【請求項 19】前記第 3 の薄膜に形成されるマスクパターンであって、前記第 2 の薄膜に形成されるマスクパターンと異なるマスクパターンを、前記伝達関数の逆関数を用いて補正する工程と、  
 補正されたマスクパターンで荷電粒子線透過部を有する第 3 の薄膜を含む、さらに別のマスクを作製する工程とを有する請求項 16 記載のマスク製造方法。

【請求項 20】複数のマークと所定のパターンの荷電粒子線透過部とを有する第 1 の薄膜を、第 1 面を上面として支持したときの前記マークの位置を示す第 1 の位置データを作成する工程と、  
 前記第 1 の薄膜と、前記第 1 の薄膜の第 2 面側に形成された薄膜支持部とを有する第 1 のマスクを作製する工程と、  
 前記第 1 の薄膜を、第 2 面を上面として支持したときの前記マークの位置を示す第 2 の位置データを作成する工程と、  
 前記第 1 の位置データを前記第 2 の位置データに変換する第 1 の伝達関数を求める工程と、  
 前記第 1 の薄膜を、第 2 面を上面として支持し、第 2 面側から第 1 のマスクに荷電粒子線を照射して、デバイス製造用の露光を行う工程と、  
 第 2 の薄膜に形成される荷電粒子線透過部の形状であるマスクパターンを、前記第 1 の伝達関数の逆関数を用いて補正する工程と、  
 複数のマークと、補正されたマスクパターンの荷電粒子線透過部とを有する第 3 の薄膜を含む第 3 のマスクを作製する工程とをさらに有する請求項 20 記載のマスク製造方法。

製する工程とを有するマスク製造方法。

【請求項 21】第 2 の薄膜を、第 1 面を上面として支持したときの前記マークの位置を示す第 3 の位置データを作成する工程と、  
 前記第 2 の薄膜を、第 2 面を上面として支持したときの前記マークの位置を示す第 4 の位置データを作成する工程と、  
 前記第 3 の位置データを前記第 4 の位置データに変換する第 2 の伝達関数を求める工程と、  
 前記第 2 の薄膜を、第 2 面を上面として支持し、第 2 面側から第 2 のマスクに荷電粒子線を照射して、デバイス製造用の露光を行う工程と、  
 第 3 の薄膜に形成される荷電粒子線透過部の形状であるマスクパターンを、前記第 2 の伝達関数の逆関数を用いて補正する工程と、  
 複数のマークと、補正されたマスクパターンの荷電粒子線透過部とを有する第 3 の薄膜を含む第 3 のマスクを作製する工程とをさらに有する請求項 20 記載のマスク製造方法。

【請求項 22】所定のパターンで荷電粒子線透過部が形成された薄膜を有し、  
 前記薄膜の第 1 面と対向するように配置されるウェハーに、第 2 面側から荷電粒子線を露光するためのマスクであって、  
 前記パターンは所定の伝達関数の逆関数を用いて補正されたパターンであり、  
 前記伝達関数は第 1 の位置データを第 2 の位置データに変換する関数であり、  
 前記第 1 の位置データは、複数のマークを有する伝達関数決定用薄膜を、第 1 面を上面として支持したときの前記マークの位置を示し、  
 前記第 2 の位置データは前記伝達関数決定用薄膜を、第 2 面を上面として支持したときの前記マークの位置を示すマスク。

#### 【発明の詳細な説明】

##### 【0001】

【発明の属する技術分野】本発明は、半導体装置の製造におけるリソグラフィー工程に用いられるマスクおよびその製造方法と、マスクパターン補正方法に関し、特に、マスクの重力変形によるパターンの位置ずれを防止できるマスクパターン補正方法に関する。

##### 【0002】

【従来の技術】フォトリソグラフィーに代わる次世代の露光技術として、電子線やイオンビームという荷電粒子を用いた転写型の露光方法が開発されている。これらの新しい技術では共通に、薄膜領域（メンブレン）を有するマスクが用いられる。マスク表面側のメンブレンは厚さ 100 nm から 10 μm 程度であり、メンブレンに転写パターンが配置される。メンブレンは、例えばシリコンウェハを含むマスク材料を、マスク裏面側から部分的

にエッティングして形成され、エッティングされない部分のマスクブランクスがメンブレンの支持部となる。

【0003】メンブレン自体に孔を設けることにより転写パターンが形成されるものはステンシルマスク（例えば：H. C. Pfeiffer, Jpn. J. Appl. Phys. 34, 6658 (1995) 参照）と呼ばれる。また、メンブレンに積層された金属薄膜等の散乱体を加工して転写パターンが形成されるものはメンブレンマスク（例えば：L. R. Harrytt, J. Vac. Sci. Technol. B 15, 2130 (1997) 参照）と呼ばれる。

【0004】転写型のリソグラフィーには、マスクを透過した荷電粒子線を電子／イオン光学系により縮小投影する方式のもの（Lucent Technologies のSCALPEL、IBM のPREVAL、ニコンのEBステッパーおよびイオンビーム転写リソグラフィー等）と、マスク直下に近接させたウェハーに電子／イオン光学系を介さずに転写する方式のもの（リープル、東京精密によるLEEP L等）がある。いずれの方式においても、パターン位置精度の高いマスクを作製することがきわめて重要である。

【0005】これらのマスクの製造方法には様々なバリエーションがあり得るが、ステンシルマスクとメンブレンマスクの典型的な製造フローを説明する。ステンシルマスクの場合、まず、図9（a）に示すように、SOIウェハー101の裏面にシリコン酸化膜102を形成する。SOI (silicon on insulatorまたはsemiconductor on insulator) ウェハー101はシリコンウェハー103上にシリコン酸化膜（埋め込み酸化膜）104を介してシリコン層105を有する。図示しないが、シリコン酸化膜102にエッティングを行う。

【0006】次に、図9（b）に示すように、SOIウェハー101の裏面側からシリコンウェハー103にエッティングを行う。このエッティングは、シリコン酸化膜102をマスクとして、シリコン酸化膜104に達するまで行う。シリコンと酸化シリコンのエッティング速度は数桁以上異なるため、シリコン酸化膜104およびシリコン酸化膜102に対して選択的にシリコンウェハー103がエッティングされる。エッティングはシリコン酸化膜104で停止する。

【0007】次に、図9（c）に示すように、シリコンウェハー103のエッティングにより露出した部分のシリコン酸化膜104を除去する。これにより、シリコンからなるメンブレン106が形成される。メンブレン106を区分する部分のシリコンウェハー103は梁107となり、メンブレン106を支持する。シリコン酸化膜104は、例えばフッ化水素酸を用いたウェットエッティングにより除去される。また、このエッティングによりシリコン酸化膜102も除去される。図示しないが、SOIウェハー101の縁近傍にはメンブレン106や梁107が形成されず、この部分に残るシリコンウェハーは

マスクの支持枠として用いられる。

【0008】次に、図10（d）に示すように、メンブレン106を含むシリコン層105上にレジスト108を塗布する。次に、図10（e）に示すように、レジスト108が塗布されたマスク原盤（マスクブランクス）を、電子線描画機に固定して、レジスト108にマスクパターンを描画する。マスクは電子線描画機で採用されているマスク保持方法、例えば機械式クランプ、真空チャックあるいは静電チャック等により電子線描画機に固定されるが、いずれの場合もマスク表面（レジスト108側）が上に向いた状態となる。

【0009】次に、図10（f）に示すように、レジスト108をマスクとしてシリコン層105にエッティングを行い、転写パターンで孔109を形成する。その後、レジスト108を除去することにより、ステンシルマスク110が形成される。形成されたステンシルマスク110は、露光時に梁107や支持枠側が上となり、メンブレン106が下面側となるように露光装置に固定される。

【0010】荷電粒子線はステンシルマスク110の裏面側（梁107側）から照射され、孔109を透過する荷電粒子線によりウェハーにパターンが転写される。特に、LEEP Lのような等倍露光方式では、メンブレン106とウェハーを近接させる必要があり、メンブレン106は必然的に下面側となる。

【0011】一方、メンブレンマスクを作製する場合、まず、図11（a）に示すように、シリコンウェハー111の両面にシリコン窒化膜112a、112bを例えば化学気相成長（CVD；chemical vapor deposition）で形成する。マスク表面側のシリコン窒化膜112aはメンブレン材料となり、マスク裏面側のシリコン窒化膜112bはシリコンウェハー111のエッティングマスクとなる。

【0012】シリコン窒化膜112a上に例えばクロム層113を介してタンゲステン層114を形成する。クロム層113はタンゲステン層114にエッティングを行うときのエッティングストップ層となり、タンゲステン層114は荷電粒子線の散乱体となる。

【0013】次に、図11（b）に示すように、マスク裏面側のシリコン窒化膜112bにエッティングを行い、メンブレン形成領域のシリコン窒化膜112bを除去する。次に、図11（c）に示すように、タンゲステン層114上にレジスト115を塗布する。次に、図12（d）に示すように、シリコン窒化膜112bをマスクとしてシリコンウェハー111にエッティングを行い、梁116を形成する。

【0014】次に、図12（e）に示すように、マスクブランクスを電子線描画機に固定し、レジスト115にマスクパターンを描画する。ステンシルマスクを作製する場合と同様に、マスクは電子線描画機に応じたマスク

保持方法で固定されるが、いずれの保持方式でもマスク表面（レジスト115側）が上向きの状態となる。

【0015】次に、図12(f)に示すように、レジスト115をマスクとしてタングステン層114にエッチングを行い、レジスト115を除去する。さらに、タングステン層114をマスクとしてクロム層113にエッチングを行うことにより、シリコン窒化膜112aからなるメンブレン117上に転写パターンが形成され、メンブレンマスク118が形成される。

【0016】形成されたメンブレンマスク118はステンシルマスクと同様に、梁116側が上となり、メンブレン117が下面側となるように露光装置に固定される。荷電粒子線はメンブレンマスク117の裏面側（梁116側）から照射され、散乱体（タングステン層114）以外の部分のメンブレン117を透過する荷電粒子線によりウェハーにパターンが転写される。

【0017】図13はステンシルマスクの一例を示す平面図である。図13に示すように、梁107によって区分されたメンブレン106が、シリコンウェハー103（支持枠）の中央部に配置されている。なお、太い梁107aは梁107と幅のみ異なり、断面構造は梁107と共通する。

【0018】図14は図13の一部(A)を拡大した斜視図である。図15は図14のメンブレン106の拡大図であり、図15に示すように、メンブレン106には所定のパターンで孔109が形成されている。荷電粒子線は孔109を透過する。なお、図15に示す点線と梁107との間の部分Sはスカートとも呼ばれ、通常はパターンが形成されない。

#### 【0019】

【発明が解決しようとする課題】上記のようにステンシルマスクとメンブレンマスクのいずれも、マスクパターン描画時と使用時（露光時）でマスクの上下が反転する。レジストにマスクパターンで電子線描画を行うときは、図16(a)に示すように、マスク121の表面（メンブレン122側）が上となるように、保持手段123に保持される。露光装置で露光を行うときは、図16(b)に示すようにマスク表面が下となる。

【0020】図17に示すように、メンブレン122は重力によって撓むため、上面側は収縮し、下面側は伸張する。図17のz軸は鉛直方向を示す。このような重力変形があるため、マスク表面を上としてマスクパターンを正確な位置に描画したとしても、マスクの上下を逆にして露光を行うと、パターンの位置はずれる。

【0021】重力による撓みの反転がマスクパターンの位置精度に与える影響は、フォトマスクについては例えば特開平6-18220号公報等で取り上げられている。また、ステンシルマスクやメンブレンマスクについても同様の問題が指摘されている（例えば：C.-f. Chen et al., J. Vac. Sci. Technol. B 19, 2646 (2001)

参照）。

【0022】後者の文献では有限要素シミュレーションによりマスクの変形を計算している。その結果から、

(1) 露光中も図16(a)に示すようにマスク表面を上にする、(2) 露光は図16(b)に示すようにマスク表面を下にして行うが、図13に示す太い梁107a部分も静電チャックで支持する、という2つの方法が提案されている。

【0023】しかしながら、いずれの方法も複雑かつ精巧なマスク保持機構が必要となり、結果として装置コストの増大を招く。また、前述したように、等倍近接露光の場合は、メンブレンとウェハーを近接させるため、

(1) の方法を適用できない。他の露光方式の場合も、実際に(1)や(2)のマスク保持方法が可能か実証されていない。

【0024】一方、X線リソグラフィー(PXL: proximity X-ray lithography)においては、マスクの変形を予め電子線描画の時点で補正する方法が提案されている（特開平8-203817号公報参照）。但し、この公報では、マスク内での位置に応じた緩やかな重力変形ではなく、メンブレンとX線吸収体との応力差に起因する微細領域での位置ずれに着目している。ここで、メンブレンは例えばシリコン窒化膜やシリコンカーバイド膜であり、X線吸収体はタンタル、タンクステンまたは金等からなる金属層である。

【0025】この方法によれば、マスクパターンの設計データ通りに電子線描画を行い、マスクを1枚作製する。そのマスクでウェハーを露光し、パターンの位置ずれを測定する。このマスクで、描画したパターン位置( $x_n, y_n$ )と完成したマスク上のパターン位置( $X_n, Y_n$ )との関係を表す伝達関数Sを求める。すなわち、 $(X_n, Y_n) = S(x_n, y_n)$ となる関数Sを求める。

【0026】マスク上のパターン位置を設計データ通りにするには、設計データを伝達関数Sの逆関数で変換したデータで電子線描画を行い、再度マスクを作製する。この方法では必然的に同一の設計データに対しマスクを2枚作製しなければならず、製造時間、手間およびコストの観点から望ましくない。PXLマスクの歩留りを考慮すると、1枚のマスクを完成させるために数枚以上の試作を繰り返す必要もあり、この方法によるPXLマスクの製造は実際には広く普及するに至っていない。

【0027】本発明は上記の問題点に鑑みてなされたものであり、したがって本発明は、重力によるマスクの変形によりパターンの位置がずれるのを防止できるマスクパターン補正方法、マスク製造方法およびマスクを提供することを目的とする。

#### 【0028】

【課題を解決するための手段】上記の目的を達成するため、本発明のマスクパターン補正方法は、複数のマーク

を有する第1の薄膜を、第1面を上面として支持したときの前記マークの位置を示す第1の位置データを作成する工程と、前記第1の薄膜を、第2面を上面として支持したときの前記マークの位置を示す第2の位置データを作成する工程と、前記第1の位置データを前記第2の位置データに変換する伝達関数を求める工程と、第2の薄膜に形成される荷電粒子線透過部の形状であるマスクパターンを、前記伝達関数の逆関数を用いて補正する工程とを有することを特徴とする。

【0029】好適には、前記第1の位置データを作成する工程は、前記第1の薄膜上に形成されたマークの位置を実測する工程を有する。あるいは、前記第1の薄膜上のレジストに前記マークを描画し、前記レジストをエッチングマスクとして前記第1の薄膜に孔を形成する工程を有する。あるいは、前記レジストに描画されたマークの位置を実測する工程を有する。あるいは、前記第1の位置データをシミュレーションにより作成する。

【0030】好適には、前記第1の薄膜上に形成されたマークの位置を実測する工程を有する。あるいは、前記第1の薄膜の第2面側に第2面側マークを形成し、前記第2面側マークの位置を実測する工程を有する。あるいは、前記第1面と露光面を対向させ、前記第2面側から荷電粒子線により前記露光面に前記マークを転写する工程と、前記露光面に転写されたマークの位置を実測する工程とを有する。

【0031】あるいは、ウェハー上にレジストを塗布する工程と、前記第2面側から前記第1の薄膜に荷電粒子線を照射し、前記レジストの露光および現像を行う工程と、前記レジストをエッチングマスクとして前記ウェハーにエッチングを行い、前記ウェハーにマークを形成する工程と、前記ウェハーに形成されたマークの位置を実測する工程とを有する。あるいは、前記第2の位置データをシミュレーションにより作成する。

【0032】上記の目的を達成するため、本発明のマスク製造方法は、複数のマークを有する第1の薄膜を、第1面を上面として支持したときの前記マークの位置を示す第1の位置データを作成する工程と、前記第1の薄膜を、第2面を上面として支持したときの前記マークの位置を示す第2の位置データを作成する工程と、前記第1の位置データを前記第2の位置データに変換する伝達関数を求める工程と、第2の薄膜に形成される荷電粒子線透過部の形状であるマスクパターンを、前記伝達関数の逆関数を用いて補正する工程と、補正されたマスクパターンで荷電粒子線透過部を有する第2の薄膜を含むマスクを作製する工程とを有することを特徴とする。

【0033】好適には、前記第2の薄膜は荷電粒子線透過部として孔を有する。あるいは、前記第2の薄膜は荷電粒子線透過膜と、前記荷電粒子線透過膜上的一部分に形成された荷電粒子線散乱体とを有する。また、前記伝達関数の逆関数を用いて補正されたマスクパターンで荷電

粒子線透過部を有する第3の薄膜を含む、さらに別のマスクを作製してもよい。

【0034】上記の目的を達成するため、本発明のマスク製造方法は、複数のマークと所定のパターンの荷電粒子線透過部とを有する第1の薄膜を、第1面を上面として支持したときの前記マークの位置を示す第1の位置データを作成する工程と、前記第1の薄膜と、前記第1の薄膜の第2面側に形成された薄膜支持部とを有する第1のマスクを作製する工程と、前記第1の薄膜を、第2面を上面として支持したときの前記マークの位置を示す第2の位置データを前記第2の位置データに変換する第1の伝達関数を求める工程と、前記第1の薄膜を、第2面を上面として支持し、第2面側から第1のマスクに荷電粒子線を照射して、デバイス製造用の露光を行う工程と、第2の薄膜に形成される荷電粒子線透過部の形状であるマスクパターンを、前記第1の伝達関数の逆関数を用いて補正する工程と、複数のマークと、補正されたマスクパターンの荷電粒子線透過部とを有する第2の薄膜を含む第2のマスクを作製する工程とを有することを特徴とする。

【0035】好適には、第2の薄膜を、第1面を上面として支持したときの前記マークの位置を示す第3の位置データを作成する工程と、前記第2の薄膜を、第2面を上面として支持したときの前記マークの位置を示す第4の位置データを作成する工程と、前記第3の位置データを前記第4の位置データに変換する第2の伝達関数を求める工程と、前記第2の薄膜を、第2面を上面として支持し、第2面側から第2のマスクに荷電粒子線を照射して、デバイス製造用の露光を行う工程と、第3の薄膜に形成される荷電粒子線透過部の形状であるマスクパターンを、前記第2の伝達関数の逆関数を用いて補正する工程と、複数のマークと、補正されたマスクパターンの荷電粒子線透過部とを有する第3の薄膜を含む第3のマスクを作製する工程とをさらに有する。

【0036】上記の目的を達成するため、本発明のマスクは、所定のパターンで荷電粒子線透過部が形成された薄膜を有し、前記薄膜の第1面と対向するように配置されるウェハーに、第2面側から荷電粒子線を露光するためのマスクであって、前記パターンは所定の伝達関数の逆関数を用いて補正されたパターンであり、前記伝達関数は第1の位置データを第2の位置データに変換する関数であり、前記第1の位置データは、複数のマークを有する伝達関数決定用薄膜を、第1面を上面として支持したときの前記マークの位置を示し、前記第2の位置データは前記伝達関数決定用薄膜を、第2面を上面として支持したときの前記マークの位置を示すことを特徴とする。

【0037】これにより、重力に起因するマスクの変形により、パターンの位置がずれるのを防止することが可能となる。本発明のマスクパターン補正方法によれば、

マスクパターン描画時と露光時でマスクの撓みが反転しても、露光時にマスクパターンが設計データ通りの位置となる。

【0038】また、本発明のマスクパターン補正方法あるいはマスク製造方法によれば、マスクパターンが異なるマスクであっても、伝達関数を用いてパターン描画時に補正できるため、マスク製造工程の増加を防止できる。また、マスク製造において、重力によるマスク変形の影響を除去できるため、マスク製造プロセスの裕度が増し、マスクの歩留りが向上する。

#### 【0039】

【発明の実施の形態】以下に、本発明のマスクパターン補正方法およびマスク製造方法の実施の形態について、図面を参照して説明する。本発明のマスクは、本発明のマスクパターン補正方法およびマスク製造方法を用いて製造されるマスクとする。本発明の実施形態のマスクパターン製造方法によれば、重力によるマスクの変形を補正するようにマスクパターンを描画する。

【0040】マスクパターン補正方法として、マスクパターン描画時の姿勢（パターン面が上向きの状態）と露光時の姿勢（パターン面が下向きの状態）での重力変形によるパターン位置の変化を、位置伝達関数（以下、伝達関数とする。） $F$ として求める。露光時の姿勢で設計

$$[r_j] = (x_j, y_j) \quad (j = 1, 2, \dots, n) \quad \dots \quad (3)$$

また、各サンプリング点 $[r_j]$ に対応する点 $[R_j]$

$$[R_j] = (X_j, Y_j) \quad (j = 1, 2, \dots, n) \quad \dots \quad (4)$$

【0045】また、 $[R_j]$ は露光時の姿勢でのマスク上の点の位置でなく、マスクを用いてウェハー上のレジストに露光を行ったとき、各サンプリング点 $[r_j]$ がレジストに実際に転写される位置であってもよい。この場合、伝達関数 $F$ は露光位置精度の影響を含んだものとなる。

【0046】あるいは、ウェハー上のレジストを用いてウェハーにエッチングを行い、ウェハー上のエッチング箇所の位置を $[R_j]$ とすることもできる。この場合、伝達関数 $F$ は露光位置精度の影響と、エッチングの位置精度の影響を含んだものとなる。

【0047】以下に、設計データ上のパターン位置から適切な描画位置を求めるためのアルゴリズムを述べる。あるパターンの設計位置を $[R] = (X, Y)$ とする。このパターンがウェハー上で実際に $[R]$ の位置に転写されるためのマスク上での位置 $[r]$ を、以下の処理で求める。

【0048】 $[r]$ 近傍のある領域において、 $[r]$ の座標は $[R]$ の座標のある解析的な関数として表現できると近似する。特に、 $[R]$ の座標の多項式として表現できると近似すると、数値演算が容易になる。すなわち、次式（5）で表される。

#### 【0049】

##### 【数2】

データ通りの位置にマスクパターンが配置されるよう、伝達関数 $F$ の逆関数 $F^{-1}$ によりマスクの設計データを変換する。マスクパターンの描画位置（電子線描画データ）は次式（1）のように決定する。

#### 【0041】

$$\text{電子線描画データ} = F^{-1}(\text{設計データ}) \quad \dots \quad (1)$$

【0042】伝達関数 $F$ は一般的には解析的な関数ではなく、多数のサンプリング点によって定義される一般化された関数である。マスクパターン描画時の姿勢でのサンプリング点を $[r_j]$ （ $j = 1, 2, \dots, n$ ）、露光時の姿勢で各サンプリング点 $[r_j]$ に対応する点を $[R_j]$ （ $j = 1, 2, \dots, n$ ）とすると、伝達関数 $F$ は次式（2）で定義される。ここで、 $[r_j]$ はベクトル $r_j$ とし、 $[R_j]$ はベクトル $R_j$ とする。また、 $n$ はサンプリング点数である。

#### 【0043】

##### 【数1】

$$\begin{bmatrix} R_1 \\ R_2 \\ \vdots \end{bmatrix} \xrightarrow{F} \begin{bmatrix} r_1 \\ r_2 \\ \vdots \end{bmatrix} \quad \dots \quad (2)$$

【0044】各サンプリング点 $[r_j]$ の座標を、次式（3）のように定義する。

の座標を、次式（4）のように定義する。

$$x = \sum_{i=0}^M \sum_{j=0}^{M-i} a_{ij} X^i Y^j$$

.....(5)

$$y = \sum_{i=0}^M \sum_{j=0}^{M-i} b_{ij} X^i Y^j$$

【0050】ここで、 $M$ は近似する多項式の最大次数であり、必要な精度に応じて任意に設定できる。 $[r]$ 近傍の点 $[r_1], [r_m], \dots$ を取り出し、対応する $[R_1], [R_m], \dots$ の座標により最小二乗法を用いてフィッティングする。これにより、係数 $a_{ij}$ および $b_{ij}$ が決定される。ここでは多項式による近似で説明したが、必ずしも多項式ではなくスプライン近似等、他の関数による近似も可能である。

【0051】あるいは、マスクは一般に図13に示すように、梁によって小領域のメンブレンに分割されているため、SCALPELに関する文献（L. E. Ocola et al., J. Vac. Sci. Technol. B 19, 2659 (2001)）；特に式（1）～（4）に示されているように、伝達関数測定の結果を個々のメンブレン変形に対する補正のデータとしてまとめる方法もある。

【0052】この場合、あるメンブレン内の重力変形による座標変化を、並進操作 $T$ と回転、直交性および拡大を含む変換行列 $M$ とによって、次式（6）のように表

す。

$$R = T + M \times r \quad \dots \quad (6)$$

この変換は、注目するメンブレン内の座標測定用マークの位置変化を測定することにより決定できる。式(6)の変換が決定されれば、その逆変換によって適切な描画位置が決定される。

【0053】理想的なアルゴリズムとしては、以上の方針がある。しかしながら、この通りに各座標値を補正すると、X軸、Y軸に対して平行に近い斜めの線が多数発生する。パターンに斜め線が多いと、マスクデータ処理および描画において処理時間や精度等の点で不利になる。位置伝達関数は一般に緩やかな関数であるため、一定の条件によりX軸またはY軸に平行な直線に近似することで、補正の精度を損なわずに、このような問題を回避できる。

【0054】以下、伝達関数Fを求める方法について詳細に説明する。

(実施形態1) 本実施形態によれば、伝達関数決定用マスクを作製し、伝達関数決定用マスクでマーク位置の測定を行って伝達関数Fを求める。伝達関数決定用マスクは、実際のデバイス製造用マスクと同様のマスク構造を有し、かつマスクパターンのかわりに座標測定器用マークが形成されたマスクとする。伝達関数決定用マスクで求められた伝達関数Fを用いて、実際のデバイス製造用マスクのマスクパターンを補正する。このように補正されたマスクパターンで、デバイス製造用マスクを作製する。

【0055】図1(a)に伝達関数決定用マスク上の典型的なマーク配置例を示す。図1(a)に示すように、複数の座標測定器用マーク1はマスクに格子状に配置される。これらの座標測定器用マーク1は、レーザー光を用いた座標測定器によって検出される。図1(b)は図1(a)のマーク1の一つを拡大した平面図である。

【0056】本実施形態では、ステンシルマスクの例を説明する。ステンシルマスクは前述した方法(図9、10参照)やそれ以外の方法で作製できる。前述した方法でマスクを作製する場合、座標測定器用マークは染の形成後、メンブレンに孔を形成する工程(図10(e)および(f)参照)で形成できる。

【0057】図9(c)に示す工程までは難易度が低く、安定したプロセスである。また、座標測定器用マークはデバイスパターンと比較してサイズが大きく、典型的には $10\text{ }\mu\text{m}$ 程度の十字形や方形等で形成される。したがって、座標測定器用マークの加工は容易であり、位置精度を高くできる。図2は伝達関数決定用マスクのメンブレンの一部を示す断面図である。図2に示すように、座標測定器用マーク1は染2で区分されたメンブレン3に形成される。

【0058】前述した特開平8-203817号公報記載のX線マスクの作製方法では、メンブレンとX線吸収

体との応力差に起因する微細領域での位置ずれを補正する。このような位置ずれはマスクパターンに依存するため、正確な補正を行うには、各マスクパターンで位置ずれ測定用とデバイス製造用(露光用)の2枚のマスクを作製する必要がある。

【0059】一方、重力によるマスクの変形は、連続的に緩やかな関数で表されることが知られている(例えば:S. P. Timoshenko and S. Woinowsky-Krieger, 'The Theory of Plates and Shells' 参照)。その変形量は、図15に示すようなマスクの細部構造(マスクパターン)に強く依存せず、かつ再現性が高い。

【0060】したがって、一度正確な測定を行い、式(2)に相当するデータベースを作成しておけば、マスクパターンが異なるマスクの製造にも継続的にデータベースを使用して、位置補正を行うことができる。本実施形態によれば、各マスクパターンで座標測定用と露光用の2枚のマスクを作製する必要がなく、マスク作製の所要時間やコストを削減できる。但し、メンブレン厚や染の配置等、マスクパターン以外のマスク構造は共通とする。また、これらのマスクの保持方法も共通とする。

【0061】以上のように、伝達関数決定用マスクを作製してから、マスクパターン描画時の姿勢(パターン面が上向きの状態)で座標測定器用マークの位置を測定する。この測定には、例えばIPRO(LEICA製)や光波61(ニコン製)等の座標測定器を用いることができる。

【0062】このとき、電子線描画機と極力同じ方法でマスクを保持することが望ましい。例えば、電子線描画機のマスク保持手段が静電チャックである場合には、同様の静電チャックでマスクを座標測定器に保持することが望ましい。それが不可能な場合、通常、電子線描画機は走査型電子顕微鏡(SEM)によるマーク検出機能を有するため、これを用いてマーク検出を行ってもよい。電子線描画機のマーク検出機能を用いれば、マーク位置の測定とマスクパターンの描画を、重力の影響が全く同じ状態で行うことができる。電子線描画機のマーク検出機能を用いる場合については、実施形態2で後述する。

【0063】座標測定器で座標測定器用マークの位置を検出した後、マスクをパターン面が下向きとなるように露光装置に取り付ける。予めウェハー上にレジストを塗布しておき、露光・現像を行って座標測定器用マークをウェハー上のレジストに転写する。その後、ウェハー上のレジストに転写されたマーク位置を測定する。座標測定器により測定されたマーク位置と、ウェハー上のマーク位置のデータから伝達関数Fを求めることができる。

【0064】本実施形態のフローを図3にまとめた。ステップ1(ST1)では、図3(a)に示すように、マスク11上のレジスト12に電子線描画を行う。ステップ2(ST2)では、図3(b)に示すように、メンブレン13にエッチングを行い、座標測定器用マーク14

を形成する。ステップ3 (S T 3) では、座標測定器を用いてマーク位置の測定を行う。図3 (b) と同様に、マスクのパターン面を上向きとする。

【0065】ステップ4 (S T 4) では、図3 (c) に示すように、マスク11のパターン面を下向きとして、ウェハー上のレジストに露光・現像を行う。ステップ5 (S T 5) では、図3 (d) に示すように、ウェハー15上のレジスト16に転写されたマーク17の位置を測定する。ステップ6 (S T 6) では、マスクのマーク位置とウェハー上のマーク位置から伝達関数を求める。

【0066】なお、伝達関数によるマスクパターンの補正は、設計データを電子線描画機に入力する前に行っても、電子線描画機に入力した後で行ってもいざれでもよい。一般に、設計データは補正され、電子線描画機のフォーマットに変換されて電子線描画機に入力される。そこで、設計データを伝達関数の逆関数で補正し、この補正データを電子線描画機のフォーマットに変換して、電子線描画機に入力する。あるいは、設計データを電子線描画機のフォーマットに変換する段階で、伝達関数による補正を行ってもよい。この場合、位置補正された設計データが、電子線描画データとして電子線描画機に入力される。

【0067】設計データを電子線描画機に入力した後に位置補正を行う場合は、電子線描画機のメモリを利用する。電子線描画機のメモリは比較的簡単な图形演算機能を有し、伝達関数の逆関数を用いたデータ変換の出力を、そのまま描画することができる。

【0068】(実施形態2) 本実施形態は、マスクのパターン面を上向きとした状態でのマーク位置測定方法が実施形態1と異なる。本実施形態によれば、電子線描画機のマーク検出機能を用いて、マスク上のマーク位置を測定する。

【0069】電子線描画機のSEMでマーク位置を測定する場合は、電子線描画機でマスク表面のレジストにマークの電子線描画と現像を行った後、マーク位置を測定する。その後、レジストをマスクとしてメンブレンにエッチングを行い、マークを形成する。

【0070】メンブレンの重力撓みによるx-y平面内の変形は1~100nmのオーダーであり、それを正確に測定するには、測定精度が例えば2nm程度の非常に高価な座標測定器 (LEICA LMS I PRO等) を用いる必要がある。電子線描画機のSEMによるマーク検出機能の測定精度は10~100nmのオーダーであり、座標測定器に比較すると低いが、以下の操作により実質的に十分な測定精度が得られる。

【0071】電子線描画機のマーク検出機能を用いる場合、パターン面を上向きとした状態と下向きとした状態でのマスク変形を、マークのx-y座標でなく、高さ位置 (z座標) から求める。例えば、レーザー・オートフォーカス機能を用いた非接触形状測定器 (例えばソニー

・プレシジョン・テクノロジー製のYP20/21等) により、ステンシルマスクの反りを測定できる。このデータから、マスクの反り曲線w (x, y) が得られる。マスクの反りがわかれば、次式(7)によりx-y平面内の変位を求めることができる。ここで、u, vはそれぞれx, y方向の変位とし、hはメンブレン厚とする。

#### 【0072】

##### 【数3】

$$u = -\frac{h}{2} \frac{\partial w}{\partial x}$$

.....(7)

$$v = -\frac{h}{2} \frac{\partial w}{\partial y}$$

【0073】また、上記のように非接触形状測定器で座標測定器用マークのz座標を求めるかわりに、レーザー光または静電容量式センサを利用した高さ測長器でマスクの撓みの曲率を求めてよい。曲率のデータとメンブレン厚から、マスク上の各点での変位を求めることができる。

【0074】実施形態1ではメンブレンのエッティング後のマーク位置が測定されるのに対し、本実施形態ではメンブレンのエッティング前のマーク位置 (マスク上のレジストでのマーク位置) が測定される。したがって、最終的に得られる伝達関数は、メンブレンのエッティング加工によるマーク位置変化の影響を含んだものとなる。

【0075】マスクのメンブレンにエッティングを行い、マークを形成した後、マスクをパターン面が下向きとなるように露光装置に取り付ける。一方、予めウェハー上にはレジストを塗布しておき、露光・現像を行う。その後、ウェハー上のレジストに転写されたマークの位置を測定する。これにより、電子線描画機のマーク検出機能により測定されたマーク位置と、ウェハー上のマーク位置のデータから伝達関数Fを求める。

【0076】本実施形態のフローを図4にまとめた。ステップ1 (S T 1) では、図4 (a) に示すように、マスク11上のレジスト12に電子線描画を行う。ステップ2 (S T 2) では、電子線描画機を用いて、マスク上のレジストにおけるマーク位置を測定する。マスク位置は、図4 (a) で電子線描画を行うときと同じである。

【0077】ステップ3 (S T 3) では、図4 (b) に示すように、メンブレン13にエッティングを行い、マーク18を形成する。ステップ4 (S T 4) では、図4 (c) に示すように、マスク11のパターン面を下向きとして、ウェハー上のレジストに露光・現像を行う。ステップ5 (S T 5) では、図4 (d) に示すように、ウェハー15上のレジスト16に転写されたマーク17の位置を測定する。ステップ6 (S T 6) では、マスクのマーク位置とウェハー上のマーク位置から伝達関数を求める。

【0078】(実施形態3) 本実施形態は、マスクのパターン面を下向きとした状態でのマーク位置測定方法が実施形態1と異なる。本実施形態によれば、露光装置でウェハー上のレジストにマークを転写した後、レジストをマスクとしてウェハーにエッティングを行い、ウェハー表面にマークを形成してから、レジストを除去する。

【0079】実施形態1ではウェハー表面のエッティング前のマーク位置(レジストでのマーク位置)が測定されるのに対し、本実施形態ではウェハー表面のエッティング後のマーク位置が測定される。したがって、最終的に得られる伝達関数Fは、ウェハーのエッティング加工によるマーク位置変化の影響を含んだものとなる。

【0080】本実施形態のフローを図5にまとめた。ステップ1(ST1)では、図5(a)に示すように、マスク11上のレジスト12に電子線描画を行う。ステップ2(ST2)では、図5(b)に示すように、メンブレン13にエッティングを行い、座標測定器用マーク19を形成する。ステップ3(ST3)では、座標測定器を用いてマーク位置の測定を行う。図5(b)と同様に、マスク11のパターン面を上向きとする。

【0081】ステップ4(ST4)では、図5(c)に示すように、マスク11のパターン面を下向きとして、ウェハー15上のレジスト16に露光を行い、その後、レジスト16を現像する。ステップ5(ST5)では、図5(d)に示すように、レジスト16(図5(c)参照)をマスクとしてウェハー15にエッティングを行い、マーク20を形成する。

【0082】ステップ6(ST6)では、ウェハー上のマーク20の位置を測定する。図5(d)と同様に、マスクのパターン面を上向きとする。ステップ7(ST7)では、マスクのマーク位置とウェハー上のマーク位置から伝達関数を求める。

【0083】上記のフローでは、マスクのパターン面を上向きとした状態でのマーク位置の測定については、座標測定器を用いる場合(実施形態1と同様)を説明したが、実施形態2と同様に、電子線描画機のマーク検出機能を用いて、マスク上のレジストのマーク位置を検出してもよい。

【0084】(実施形態4) 本実施形態によれば、マスクのメンブレン上に、マスクの上下どちらからも検出可能なマークを加工し、マスクの上下を反転させたそれぞれの状態でマーク位置を測定する。これらの2つのデータから伝達関数Fを求める。

【0085】マスクのパターン面を上向きにしてマーク位置を測定するときのマスク保持方法は、マスクパターン描画時と同じか、可能な限り類似した保持方法が望ましい。また、パターン面を下向きにしてマーク位置を測定するときのマスク保持方法は、露光時と同じか、可能な限り類似した保持方法が望ましい。必要に応じて、電子線描画機や露光装置のマスクホルダーを用いてもよ

い。

【0086】(実施形態5) 本実施形態によれば、メンブレン以外の箇所に位置検出用マークを形成する。実施形態4と異なり、マークはマスクの片面側から検出できればよい。例えば、図6の断面図に示すように、梁部分の両面側にマーク21、22を配置する。梁やメンブレンが形成されない部分にマークを配置することもできる。例えばマーク23は支持枠部分に形成されたマークの例である。

【0087】パターン面を上向きとした状態では、実施形態1と同様に、座標測定器を用いて表面側マーク21の位置を測定する。実施形態2と同様に、メンブレン上に塗布されたレジストにマークの電子線描画を行い、これを電子線描画機のSEMで検出してもよい。このとき、梁2が形成されている部分のマスク表面側にマーク21を配置する。

【0088】パターン面を下向きとした状態では、図6に示す裏面側マーク22の位置を測定する。裏面側マーク22の変位から、重力によるマスク裏面の変形を求める。これらの2つのデータから伝達関数Fを求める。パターンの変形に直接影響するマスク表面の変形と裏面の変形は、絶対値が同じで符号が異なるだけである(例えば:S. P. Timoshenko and S. Woinowsky-Krieger, 'Theory of Plates and Shells' 参照)。すなわち、撓みのない状態で同じx-y位置にあったマスク表面と裏面の点は、撓みにより逆方向に同じ量だけ変位する。変位はメンブレンの厚さに比例する(式(7)参照)。

【0089】(実施形態6) 実際の位置測定ではなく、有限要素法(FEM; finite element method)、境界要素法(BEM; boundary element method)、差分法(FDM; finite difference method)等の数値的シミュレーションを用いて、あるいは近似的に材料力学で用いられる解析的な公式を用いて、パターン面上向きおよびパターン面下向きでのマスクの変形をシミュレーションし、伝達関数を求めるこどもできる。

【0090】このとき、マスクのモデル化を可能な限り正確に行い、上向きと下向きでのマスク保持方法も忠実にモデル化する。さらに、可能であれば、パターン加工によるメンブレンの実効的な剛性マトリックスの変化も考慮する。これにより、伝達関数をより正確に求めることができる。

【0091】図7(a)および(b)はLEEL用マスクにFEMシミュレーションを行った結果の一例を示す。このマスクは、8インチのSOIウェハーにエッティングを行って形成されるものとする。SOIウェハー(図9参照)のシリコンウェハーは厚さ725μm、埋め込み酸化膜は厚さ500nm、シリコン層は厚さ500nmとする。マスク裏面側からシリコンウェハーと埋め込み酸化膜を部分的に除去し、シリコン層からなるメンブレンが形成される。また、除去されない部分のシリ

コンウェハーが梁として用いられる（図9参照）。

【0092】図7（a）および（b）は、マスクをメンブレン上向きで置いた状態（図16（a）参照）と、メンブレン下向きで「吊るした」状態での変形の差をシミュレーションしたものである。メンブレン下向きの状態では、マスクの裏面側（梁側）を上方から3点で接着すると仮定した。メンブレンをx-y平面とし、メンブレンに垂直な方向をz軸方向とすると、図7（a）はz軸方向の撓みの分布を示し、図7（b）はx-y平面内の変位を示す。

【0093】図7（a）に示すように、z軸方向の撓みが同程度の部分は輪状、さらに正確にはマスク支持箇所を頂点とする略三角形状に分布する。中央部Iで撓みは最大であり、中央部Iから離れるにしたがって撓みは少なくなる。図7（b）に示すように、x-y平面内の変位にも、マスク中央部からの距離だけでなく、マスク支持箇所が影響する。

【0094】図7（a）および（b）からわかるように、z軸方向の撓みとx-y平面内の変位には急激に変化する箇所がなく、重力によるマスクの変形は、緩やかな関数で表される。x-y平面内の変位のシミュレーション結果から伝達関数が得られ、マスクの変形によるパターン位置のずれを補正できる。

【0095】図8は、マスクの支持位置を変化させたときのマスクの最大傾き角を示すグラフである。縦軸の傾き角は、マスク上のある点での接平面と水平面（撓みがないときのマスク面）とのなす角とする。横軸は、ウェハー端（マスク最外周）からの距離とする。図8に示す角度にウェハーの厚みの半分をかけると最大変位が得られる。

【0096】これによると、マスク固定の誤差により固定位置が数μmずれても、マスクの変形にはほとんど影響しないことがわかる。すなわち、マスクの重力変形は再現性が高く、一度正確な測定を行って伝達関数を求めれば、支持方法を大幅に変更しない限り、その伝達関数を以降のマスク作製時にも継続的に使用できるといえる。

【0097】マスクのパターン面を上向きとした状態でのマーク位置は、既存の座標測定器を用いて容易に測定でき、測定の位置精度も高い。したがって、パターン面を上向きにしてマーク位置の実測を行い、パターン面を下向きとした状態についてはシミュレーションによって変形を求める 것도できる。この場合、パターン面を上向きとしたときの測定結果を、シミュレーションの最適化、例えばパラメータ調整やスケーリング等に利用することもできる。

【0098】（実施形態7）本実施形態によれば、第1のマスクのメンブレンに座標測定器用マークだけでなく、実際のマスクパターンを加工する。パターン面を上向きにした状態と下向きにした状態でそれぞれマーク位

置を測定し、伝達関数を求める。伝達関数によりマスクパターンを補正したマスクの再作製は行わず、第1のマスクを実際のデバイス製造のための露光に用いる。

【0099】第1のマスクで伝達関数を求めた後、第1のマスクとマスクパターンのみ異なり、メンブレンや梁の構造等は共通する第2のマスクを作製する。このとき、第2のマスクのマスクパターンの補正に、第1のマスクで求められた伝達関数を用いる。第2のマスクも実際のデバイス製造のための露光に用いる。

【0100】第2のマスクにも第1のマスクと同様に、座標測定器用マークを形成しておき、マーク位置の測定を行う。第2のマスクで求められた伝達関数は、第2のマスクでなく第3のマスクのマスクパターンの補正に用いる。このように、同一のマスクパターンでのマスクの再作製は行わず、各マスクを実際のデバイス製造に用い、各マスクで求められた位置伝達関数で順次、他のマスクのマスクパターンを補正すれば、漸近的に重力変形の影響を抑制できる。

【0101】但し、マーク位置の測定や露光でのマスク保持方法は、各マスクで共通とする。また、マークはチップ周辺のスクライブライン等、デバイスの動作と無関係な箇所に配置する。本実施例によれば、露光用のマスクで伝達関数を求めるため、マスク作製枚数やマスク製造工程が増加しない。

【0102】上記の本発明の実施形態のマスクパターン補正方法およびマスク製造方法によれば、縮小転写方式および近接等倍転写方式のいずれの荷電粒子線露光方法においても、転写されるパターン位置精度の高いマスクを作製できる。これにより、リソグラフィー工程の歩留りが向上し、結果的にデバイスの歩留りが向上する。

【0103】本発明の実施形態のマスクパターン補正方法およびマスク製造方法によれば、マスクパターン描画時と露光時のパターン面の反転によるパターン変位を正確に補正可能となるため、電子線描画機や露光装置において、マスク保持手段の設計自由度を大きくできる。

【0104】また、本発明の実施形態のマスク製造方法によれば、重力によるマスク変形の影響を排除できるため、マスク製造プロセスの裕度が増し、マスク製造の歩留りが向上する。本発明のマスクパターン補正方法、マスク製造方法およびマスクの実施形態は、上記の説明に限定されない。例えば、本発明のマスクはメンブレンマスクでもよい。その他、本発明の要旨を逸脱しない範囲で、種々の変更が可能である。

#### 【0105】

【発明の効果】本発明のマスクパターン補正方法によれば、マスクの重力変形によるパターンの位置ずれを防止できる。本発明のマスク製造方法によれば、パターン位置精度の高いマスクを製造できる。本発明のマスクによれば、マスクパターン描画時と露光時でメンブレンの撓みが反転しても、転写されるパターンと設計データとの

位置ずれを小さくできる。

【図面の簡単な説明】

【図1】図1(a)は本発明の実施形態1に係るマスクの製造方法において、マスク上にマークを配置した例を示し、図1(b)はマークの拡大図である。

【図2】図2は本発明の実施形態1に係るマスクの製造方法における伝達関数決定用マスクの断面図である。

【図3】図3は本発明の実施形態1に係るマスクの製造方法のフローと、各工程のマスク断面図を示す。

【図4】図4は本発明の実施形態2に係るマスクの製造方法のフローと、各工程のマスク断面図を示す。

【図5】図5は本発明の実施形態3に係るマスクの製造方法のフローと、各工程のマスク断面図を示す。

【図6】図6は本発明の実施形態5に係るマスクの製造方法における伝達関数決定用マスクの断面図である。

【図7】図7は本発明の実施形態6に係るマスクの製造方法におけるマスク変形のシミュレーション結果を示す図であり、(a)はz軸方向の撓み、(b)はz-y平面内の変位をそれぞれ示す。

【図8】図8は本発明の実施形態6に係り、マスクの支持位置を変化させたときのマスクの最大傾き角を示すグラフである。

【図9】図9(a)～(c)はステンシルマスクの製造工程の一例を示す図である。

【図10】図10(d)～(f)はステンシルマスクの製造工程の一例を示す図であり、図9(c)に続く工程を示す。

【図11】図11(a)～(c)はメンブレンマスクの製造工程の一例を示す図である。

【図12】図12(d)～(f)はメンブレンマスクの製造工程の一例を示す図であり、図11(c)に続く工程を示す。

【図13】図13はステンシルマスクの一例を示す平面図である。

【図14】図14は図13の一部の斜視図である。

【図15】図15は図13および図14のメンブレンの一つを拡大した斜視図である。

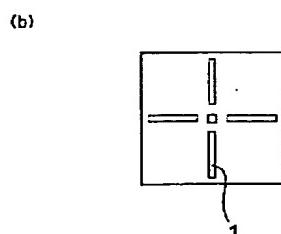
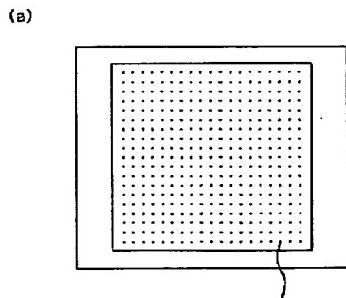
【図16】図16(a)はマスクパターン描画時のマスクを示す図であり、図16(b)は露光時のマスクを示す図である。

【図17】図17はメンブレンの重力変形を示す図である。

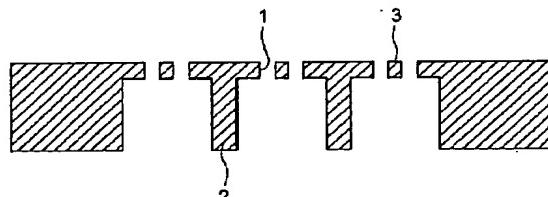
【符号の説明】

1…座標測定器用マーク、2…梁、3…メンブレン、11…マスク、12…レジスト、13…メンブレン、14…座標測定器用マーク、15…ウェハー、16…レジスト、17、18…マーク、19…座標測定器用マーク、20…マーク、21…表面側マーク、22…裏面側マーク、23…マーク、101…SOIウェハー、102…シリコン酸化膜、103…シリコンウェハー、104…シリコン酸化膜、105…シリコン層、106…メンブレン、107、107a…梁、108…レジスト、109…孔、110…ステンシルマスク、111…シリコンウェハー、112a、112b…シリコン窒化膜、113…クロム層、114…タンクステン層、115…レジスト、116…梁、117…メンブレン、118…メンブレンマスク、121…マスク、122…メンブレン、123…保持手段。

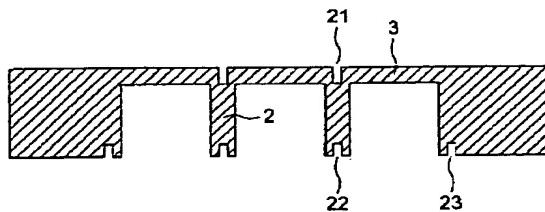
【図1】



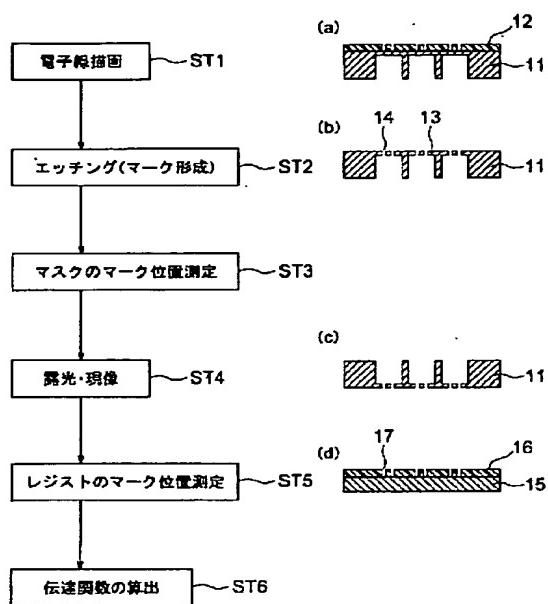
【図2】



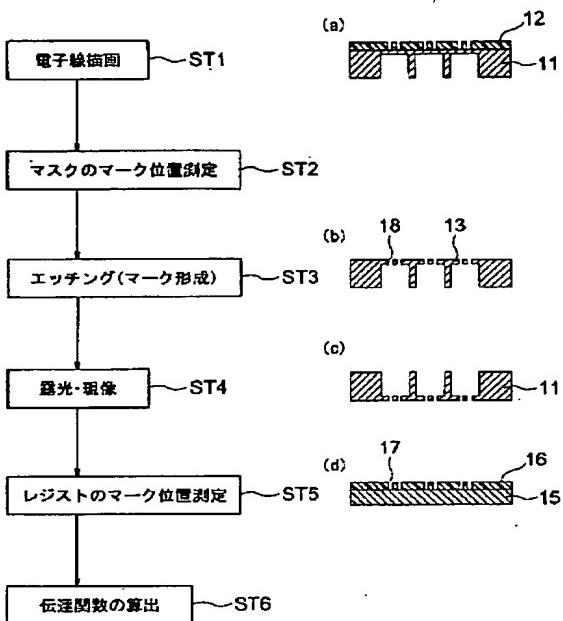
【図6】



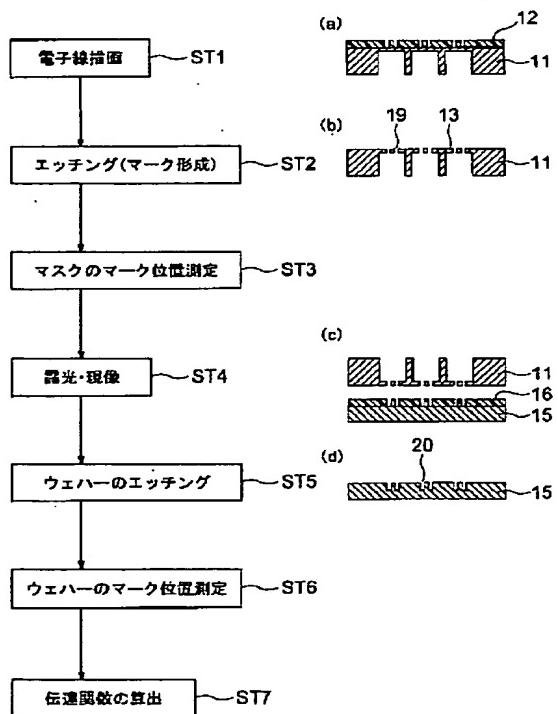
【図3】



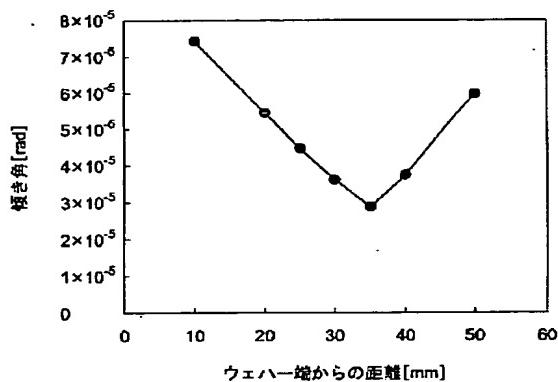
【図4】



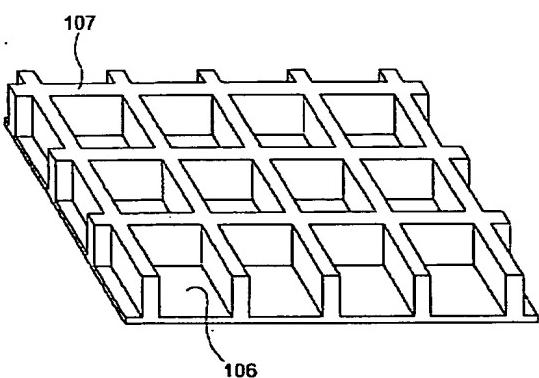
【図5】



【図8】

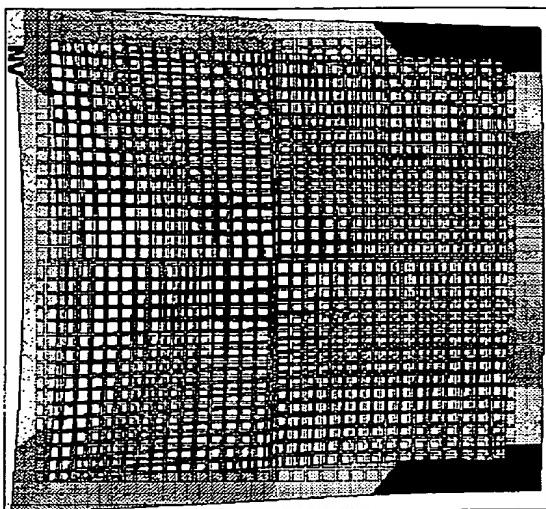


【図14】

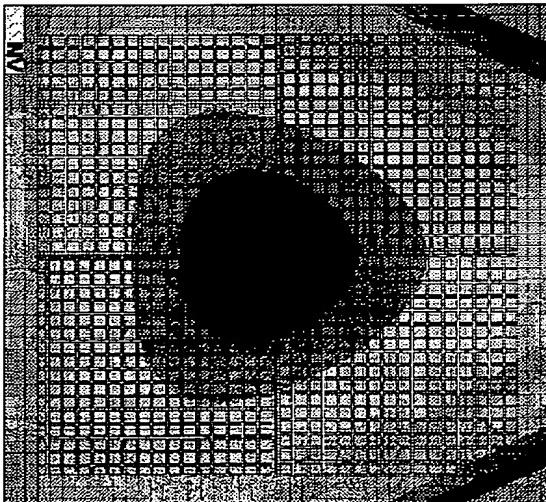


【図7】

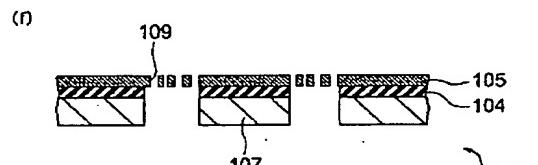
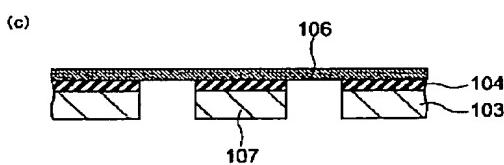
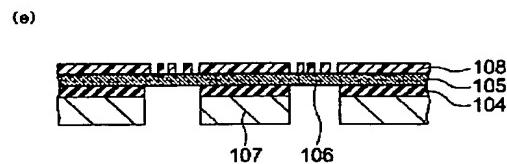
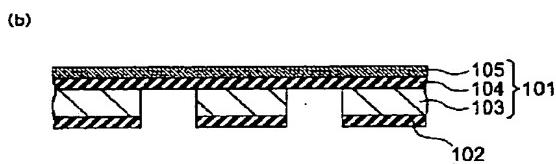
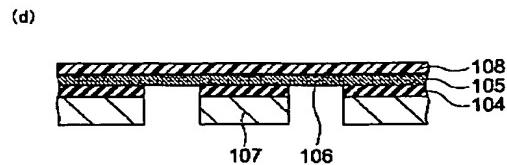
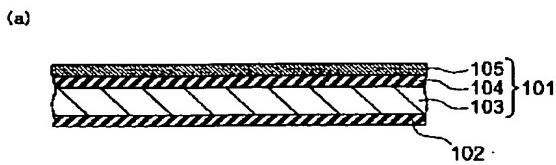
(b)



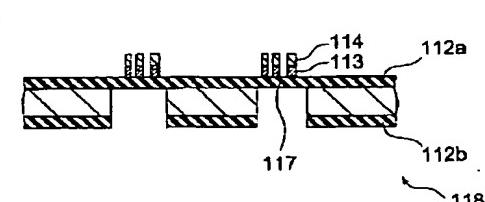
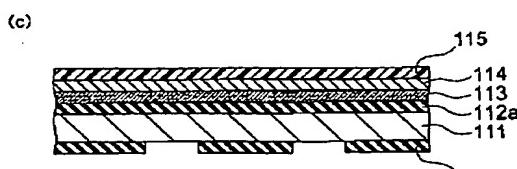
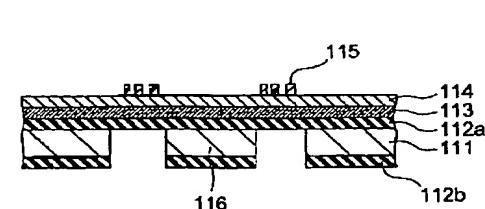
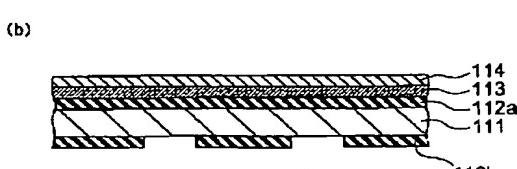
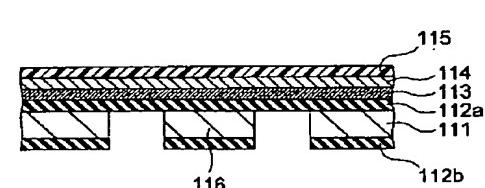
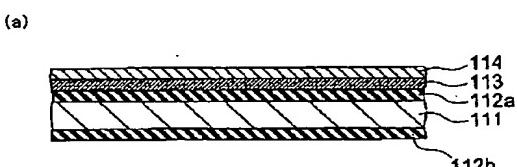
(a)



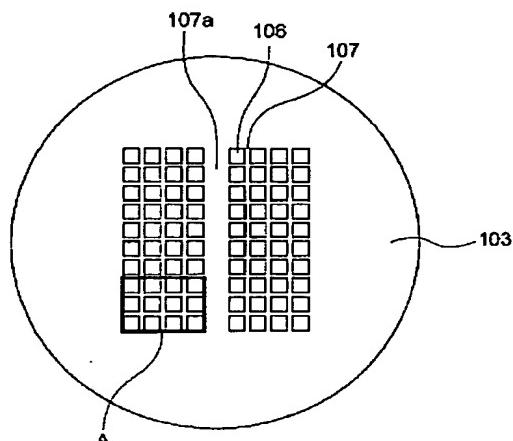
【図9】



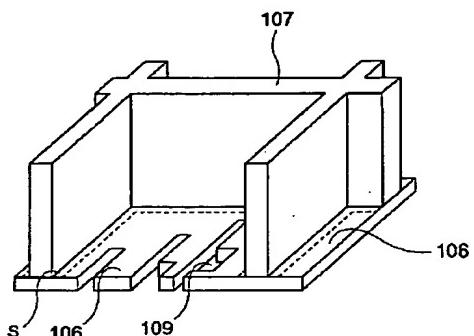
【図11】



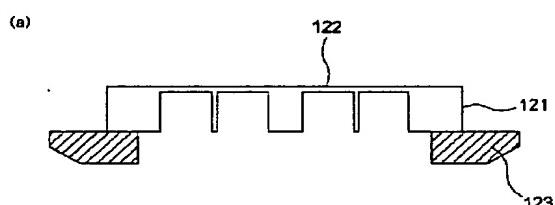
【図13】



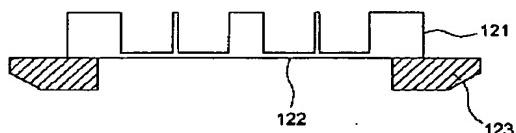
【図15】



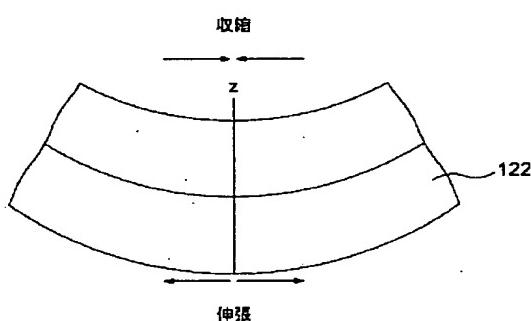
【図16】



(b)



【図17】



## 【手続補正書】

【提出日】平成15年3月4日(2003.3.4)

## 【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】発明の名称

【補正方法】変更

## 【補正内容】

【発明の名称】マスクパターン補正方法、マスク製造方法、マスクおよび半導体装置の製造方法

## 【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

## 【補正内容】

## 【特許請求の範囲】

【請求項1】複数のマークを有する第1の薄膜を、第1

面を上面として支持したときの前記マークの位置を示す第1の位置データを作成する工程と、

前記第1の薄膜を、第2面を上面として支持したときの前記マークの位置を示す第2の位置データを作成する工程と、

前記第1の位置データを前記第2の位置データに変換する伝達関数を求める工程と、

第2の薄膜に形成される荷電粒子線透過部の形状であるマスクパターンを、前記伝達関数の逆関数を用いて補正する工程とを有するマスクパターン補正方法。

【請求項2】前記第1の位置データを作成する工程は、前記第1の薄膜上にマークを形成する工程と、前記第1の薄膜上に形成されたマークの位置を実測する工程とを有する請求項1記載のマスクパターン補正方法。

【請求項3】前記第1の薄膜上にマークを形成する工程は、前記第1の薄膜上にレジストを塗布する工程と、前記レジストに荷電粒子線を用いて前記マークを描画する工程と、前記レジストをエッティングマスクとして前記第1の薄膜にエッティングを行い、マークとして孔を形成する工程とを有する請求項2記載のマスクパターン補正方法。

【請求項4】前記第1の薄膜上にマークを形成する工程は、前記第1の薄膜上にレジストを塗布する工程と、前記レジストに荷電粒子線を用いて前記マークを描画する工程とを有し、前記レジストに描画されたマークの位置を実測する請求項2記載のマスクパターン補正方法。

【請求項5】前記第1の薄膜上に形成されたマークの位置を実測する工程は、前記第1の薄膜上のマークを、前記第1の薄膜と略平行な平面に投影したときの座標を測定する工程とを有する請求項2記載のマスクパターン補正方法。

【請求項6】前記第1の薄膜上に形成されたマークの位置を実測する工程は、前記第1の薄膜上のマークを、前記第1の薄膜と略平行な平面に投影したときの座標と相対的に低い位置精度で測定する工程と、前記第1の薄膜の厚さ方向における前記マークの位置であるマーク高さを測定する工程と、

前記座標、前記マーク高さ、および前記第1の薄膜の厚さから、前記第1の薄膜上のマークを、前記第1の薄膜と略平行な平面に投影したときの座標を相対的に高精度で算出する工程とを有する請求項2記載のマスクパターン補正方法。

【請求項7】前記第1の薄膜上に形成されたマークの位置を実測する工程は、前記第1の薄膜上のマークを、前記第1の薄膜と略平行な平面に投影したときの座標を相対的に低い位置精度で測定する工程と、

各マークにおける前記第1の薄膜の曲率を測定する工程と、前記座標、前記曲率、および前記第1の薄膜の厚さから、前記第1の薄膜上のマークを、前記第1の薄膜と略平行な平面に投影したときの座標を相対的に高精度で算出する工程とを有する請求項2記載のマスクパターン補正方法。

【請求項8】前記第1の位置データをシミュレーションにより作成する請求項1記載のマスクパターン補正方法。

【請求項9】前記シミュレーションに有限要素法、境界要素法または差分法を用いる請求項8記載のマスクパターン補正方法。

【請求項10】前記第2の位置データを作成する工程は、前記第1の薄膜を第2面を上面として支持する工程と、

前記第1の薄膜上に形成されたマークの位置を実測する

工程とを有する請求項2記載のマスクパターン補正方法。

【請求項11】前記第1の薄膜の第2面側に第2面側マークを形成する工程をさらに有し、前記第2の位置データを作成する工程は、前記第1の薄膜を第2面を上面として支持する工程と、前記第2面側マークの位置を実測する工程とを有する請求項2記載のマスクパターン補正方法。

【請求項12】前記第2の位置データを作成する工程は、前記第1の薄膜を第2面を上面として支持し、前記第1面と露光面を対向させる工程と、前記第2面側から前記第1の薄膜に荷電粒子線を照射し、前記マークを透過する荷電粒子線により、前記露光面に前記マークを転写する工程と、前記露光面に転写されたマークの位置を実測する工程とを有する請求項2記載のマスクパターン補正方法。

【請求項13】前記第2の位置データを作成する工程は、ウェハー上にレジストを塗布する工程と、前記第1の薄膜を第2面を上面として支持し、前記第1面と前記レジストを対向させる工程と、前記第2面側から前記第1の薄膜に荷電粒子線を照射し、前記レジストの露光および現像を行う工程と、前記レジストをエッティングマスクとして前記ウェハーにエッティングを行い、前記ウェハーにマークを形成する工程と、

前記ウェハーに形成されたマークの位置を実測する工程とを有する請求項2記載のマスクパターン補正方法。

【請求項14】前記第2の位置データをシミュレーションにより作成する請求項1記載のマスクパターン補正方法。

【請求項15】前記シミュレーションに有限要素法、境界要素法または差分法を用いる請求項14記載のマスクパターン補正方法。

【請求項16】複数のマークを有する第1の薄膜を、第1面を上面として支持したときの前記マークの位置を示す第1の位置データを作成する工程と、

前記第1の薄膜を、第2面を上面として支持したときの前記マークの位置を示す第2の位置データを作成する工程と、

前記第1の位置データを前記第2の位置データに変換する伝達関数を求める工程と、

第2の薄膜に形成される荷電粒子線透過部の形状であるマスクパターンを、前記伝達関数の逆関数を用いて補正する工程と、

補正されたマスクパターンで荷電粒子線透過部を有する第2の薄膜を含むマスクを作製する工程とを有するマスク製造方法。

【請求項17】前記第2の薄膜は荷電粒子線透過部として孔を有し、

補正されたマスクパターンで前記孔を形成する請求項1

## 6 記載のマスク製造方法。

【請求項 18】前記第 2 の薄膜は荷電粒子線透過膜と、前記荷電粒子線透過膜上の一 部に形成された荷電粒子線散乱体とを有し、補正されたマスクパターン以外の部分に前記荷電粒子線散乱体を形成する請求項 16 記載のマスク製造方法。

【請求項 19】前記第 3 の薄膜に形成されるマスクパターンであって、前記第 2 の薄膜に形成されるマスクパターンと異なるマスクパターンを、前記伝達関数の逆関数を用いて補正する工程と、補正されたマスクパターンで荷電粒子線透過部を有する第 3 の薄膜を含む、さらに別のマスクを作製する工程とを有する請求項 16 記載のマスク製造方法。

【請求項 20】複数のマークと所定のパターンの荷電粒子線透過部とを有する第 1 の薄膜を、第 1 面を上面として支持したときの前記マークの位置を示す第 1 の位置データを作成する工程と、

前記第 1 の薄膜と、前記第 1 の薄膜の第 2 面側に形成された薄膜支持部とを有する第 1 のマスクを作製する工程と、

前記第 1 の薄膜を、第 2 面を上面として支持したときの前記マークの位置を示す第 2 の位置データを作成する工程と、

前記第 1 の位置データを前記第 2 の位置データに変換する第 1 の伝達関数を求める工程と、

前記第 1 の薄膜を、第 2 面を上面として支持し、第 2 面側から第 1 のマスクに荷電粒子線を照射して、デバイス製造用の露光を行う工程と、

第 2 の薄膜に形成される荷電粒子線透過部の形状であるマスクパターンを、前記第 1 の伝達関数の逆関数を用いて補正する工程と、

複数のマークと、補正されたマスクパターンの荷電粒子線透過部とを有する第 2 の薄膜を含む第 2 のマスクを作製する工程とを有するマスク製造方法。

【請求項 21】第 2 の薄膜を、第 1 面を上面として支持したときの前記マークの位置を示す第 3 の位置データを作成する工程と、

前記第 2 の薄膜を、第 2 面を上面として支持したときの前記マークの位置を示す第 4 の位置データを作成する工程と、

前記第 3 の位置データを前記第 4 の位置データに変換する第 2 の伝達関数を求める工程と、

前記第 2 の薄膜を、第 2 面を上面として支持し、第 2 面側から第 2 のマスクに荷電粒子線を照射して、デバイス製造用の露光を行う工程と、

第 3 の薄膜に形成される荷電粒子線透過部の形状であるマスクパターンを、前記第 2 の伝達関数の逆関数を用いて補正する工程と、

複数のマークと、補正されたマスクパターンの荷電粒子線透過部とを有する第 3 の薄膜を含む第 3 のマスクを作

製する工程とをさらに有する請求項 20 記載のマスク製造方法。

【請求項 22】所定のパターンで荷電粒子線透過部が形成された薄膜を有し、

前記薄膜の第 1 面と対向するように配置されるウェハーに、第 2 面側から荷電粒子線を露光するためのマスクであって、

前記パターンは所定の伝達関数の逆関数を用いて補正されたパターンであり、

前記伝達関数は第 1 の位置データを第 2 の位置データに変換する関数であり、

前記第 1 の位置データは、複数のマークを有する伝達関数決定用薄膜を、第 1 面を上面として支持したときの前記マークの位置を示し、

前記第 2 の位置データは前記伝達関数決定用薄膜を、第 2 面を上面として支持したときの前記マークの位置を示すマスク。

【請求項 23】マスクの第 1 面と対向するように配置されるウェハーに、前記マスクの第 2 面側から荷電粒子線を照射して、前記マスクに形成されたマスクパターンを前記ウェハーに露光する工程を含む半導体装置の製造方法であって、

前記マスクパターンは所定の伝達関数の逆関数を用いて補正されたパターンであり、

前記伝達関数は第 1 のデータを第 2 の位置データに変換する関数であり、

前記第 1 の位置データは、複数のマークを有する伝達関数決定用薄膜を、第 1 面を上面として支持したときの前記マークの位置を示し、

前記第 2 の位置データは前記伝達関数決定用薄膜を、第 2 面を上面として支持したときの前記マークの位置を示す半導体装置の製造方法。

【請求項 24】前記伝達関数決定用薄膜は、前記マスクと異なるマスクパターンで形成された荷電粒子線透過部をさらに有し、

前記伝達関数決定用薄膜に形成されたマスクパターンを前記ウェハーに露光する工程をさらに有する請求項 23 記載の半導体装置の製造方法。

### 【手続補正 3】

【補正対象書類名】明細書

【補正対象項目名】0001

【補正方法】変更

### 【補正内容】

【0001】本発明は、半導体装置の製造におけるリソグラフィー工程に用いられるマスクおよびその製造方法と、マスクパターン補正方法と、そのマスクを用いる半導体装置の製造方法に関し、特に、マスクの重力変形によるパターンの位置ずれを防止できるマスクパターン補正方法に関する。

### 【手続補正 4】

【補正対象書類名】明細書

【補正対象項目名】0027

【補正方法】変更

【補正内容】

【0027】本発明は上記の問題点に鑑みてなされたものであり、したがって本発明は、重力によるマスクの変形によりパターンの位置がずれるのを防止できるマスクパターン補正方法、マスク製造方法、マスクおよび半導体装置の製造方法を提供することを目的とする。

【手続補正5】

【補正対象書類名】明細書

【補正対象項目名】0036

【補正方法】変更

【補正内容】

【0036】上記の目的を達成するため、本発明のマスクは、所定のパターンで荷電粒子線透過部が形成された薄膜を有し、前記薄膜の第1面と対向するように配置されるウェハーに、第2面側から荷電粒子線を露光するためのマスクであって、前記パターンは所定の伝達関数の逆関数を用いて補正されたパターンであり、前記伝達関数は第1の位置データを第2の位置データに変換する関数であり、前記第1の位置データは、複数のマークを有する伝達関数決定用薄膜を、第1面を上面として支持したときの前記マークの位置を示し、前記第2の位置データは前記伝達関数決定用薄膜を、第2面を上面として支持したときの前記マークの位置を示すことを特徴とする。また、本発明の半導体装置の製造方法は、上記の本発明のマスクを用いた露光工程を含むことを特徴とする。

【手続補正6】

【補正対象書類名】明細書

【補正対象項目名】0039

【補正方法】変更

【補正内容】

【0039】

【発明の実施の形態】以下に、本発明のマスクパターン補正方法、マスク製造方法および半導体装置の製造方法の実施の形態について、図面を参照して説明する。本発明のマスクは、本発明のマスクパターン補正方法およびマスク製造方法を用いて製造されるマスクとする。本発明の実施形態のマスクパターン製造方法によれば、重力によるマスクの変形を補正するようにマスクパターンを描画する。

【手続補正7】

【補正対象書類名】明細書

【補正対象項目名】0103

【補正方法】変更

【補正内容】

【0103】本発明の実施形態のマスクパターン補正方法、マスク製造方法および半導体装置の製造方法によれば、マスクパターン描画時と露光時のパターン面の反転によるパターン変位を正確に補正可能となるため、電子線描画機や露光装置において、マスク保持手段の設計自由度を大きくできる。

【手続補正8】

【補正対象書類名】明細書

【補正対象項目名】0105

【補正方法】変更

【補正内容】

【0105】

【発明の効果】本発明のマスクパターン補正方法および半導体装置の製造方法によれば、マスクの重力変形によるパターンの位置ずれを防止できる。本発明のマスク製造方法によれば、パターン位置精度の高いマスクを製造できる。本発明のマスクによれば、マスクパターン描画時と露光時でメンブレンの撓みが反転しても、転写されるパターンと設計データとの位置ずれを小さくできる。

---

フロントページの続き

(72)発明者 守屋 茂

東京都品川区北品川6丁目7番35号 ソニ  
一株式会社内

(72)発明者 芦田 熊

東京都品川区北品川6丁目7番35号 ソニ  
一株式会社内

Fターム(参考) 2H095 BB01

2H097 AA03 CA16 LA10

5F056 AA22 AA25 AA27 FA05 FA07

This Page is inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record

## BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT OR DRAWING
- BLURED OR ILLEGIBLE TEXT OR DRAWING
- SKEWED/SLANTED IMAGES
- COLORED OR BLACK AND WHITE PHOTOGRAPHS
- GRAY SCALE DOCUMENTS
- LINES OR MARKS ON ORIGINAL DOCUMENT
- REPERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
- OTHER: \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.  
As rescanning documents *will not* correct images  
problems checked, please do not report the  
problems to the IFW Image Problem Mailbox**